

NỘI DUNG CHƯƠNG TRÌNH.

1. GIỚI THIỆU CHUNG.
2. PHƯƠNG PHÁP HỌC, HÌNH THỨC HỌC VÀ THI...
3. MỘT SỐ QUY ĐỊNH CHUNG.
4. GIỚI THIỆU NỘI DỤNG HỌC PHẦN.
 - CHƯƠNG I: NHỮNG KHÁI NIỆM CƠ BẢN.
 - CHƯƠNG II: HỆ ĐIỀU HÀNH.
 - CHƯƠNG III: CÁC THAO TÁC VỚI WINDOWS.
 - CHƯƠNG IV: ỔN ĐỊNH MÔI TRƯỜNG WINDOWS.
 - CHƯƠNG V: MẠNG MÁY TÍNH.

HỌC PHẦN TIN 1

TIN HỌC ỨNG DỤNG



CHƯƠNG I: NHỮNG KHÁI NIỆM CƠ BẢN

1.1 Tin học (*Informatics*).

Là khoa học nghiên cứu các công nghệ, các kỹ thuật và các logic về xử lý thông tin một cách tự động bằng máy tính điện tử.

1.2 Dữ liệu (*Data*).

Dữ liệu là đối tượng mang thông tin, dữ liệu sau khi được xử lý sẽ cho ta thông tin có thể là:

- Tín hiệu vật lý.(*Sóng điện từ, Ánh sáng, Âm thanh...*).
- Các số liệu. (*Là các dữ liệu bằng các con số*).
- Các ký hiệu. (*Là các ký hiệu bằng chữ viết*).
- Các hình ảnh.
- ...

1.3 Thông tin (*Information*).

Là khái niệm mô tả những gì đem lại sự hiểu biết và nhận thức cho con người. Thông tin có thể được tạo ra, truyền đi, lưu trữ, xử lý, ...

1.4 Xử lý thông tin.

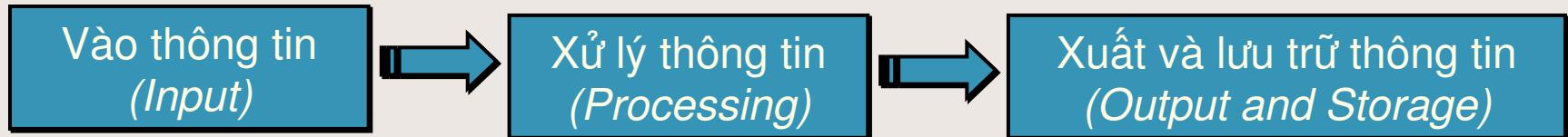
Là quá trình xử lý dữ liệu để có được thông tin kết quả có ích phục vụ con người.

Công nghệ thông tin bao gồm phương pháp:

- Phương tiện.
- Kỹ thuật máy tính và viễn thông.
- Kỹ thuật lập trình
- ...

1.5 Quy trình xử lý thông tin.

Mọi quá trình xử lý thông tin bằng máy tính hay bằng con người đều được thực hiện theo một qui trình sau:



1.6 Đơn vị đo thông tin.

Đơn vị dùng để đo thông tin gọi là Bit. (Binary digiT) Một bit tương ứng 1 sự kiện có trong 2 trạng thái Tắt(Off) / Mở(On) .

Ví dụ 1. Một mạch đèn có 2 trạng thái là:

- Tắt (Off) khi mạch điện qua công tắc là hở.
- Mở (On) khi mạch điện qua công tắc là đóng.

Trong tin học, người ta thường sử dụng các đơn vị đo thông tin lớn hơn sau:

TÊN GỌI	KÝ HIỆU	GIÁ TRỊ
Byte	B	8 Bit
KiloByte	KB	1024 Bytes
MegaByte	MB	1024 KiloByte
GigaByte	GB	1024 MegaByte

1.7 Biểu diễn thông tin trong máy tính.

1.7.1 khái niệm.

- Hệ đếm là tập hợp các ký hiệu và qui tắc sử dụng tập ký hiệu đó. Mỗi hệ đếm có một số ký số (digits) hữu hạn. Tổng số ký số của mỗi hệ đếm được gọi là cơ số ký hiệu là b.
- Qui tắc tính giá trị của hệ đếm là mỗi đơn vị ở một hàng bất kỳ có giá trị bằng cơ số (b) đơn vị của hàng kế cận bên phải.

1.7.2 Hệ đếm.

a. Hệ cơ số 10 (Hệ thập phân, decimal system).

- Sử dụng 10 ký hiệu: 0,1,2,3,...9.

- Cơ số b: 10

- Cách biểu diễn.

Ví dụ: 256 được thể hiện như sau:

$$2*10^2 + 5*10^1 + 6*10^0$$

$$200+50+6=256.$$

b. Hệ cơ số 2 (Hệ nhị phân, binary number system).

- Sử dụng 2 ký hiệu: 0,1.
- Cơ số b: 2.
- Cách biểu diễn.

Ví dụ 1001 được thể hiện như sau:

$$1*2^3 + 0*2^2 + 0*2^1 + 1*2^0 .$$

$$8+0+0+1=9.$$

c. Hệ cơ số 8 (Hệ bát phân, Octal number system).

- Sử dụng 8 ký hiệu: 0,1,2,3,4,5,6,7
- Cơ số b: 8.
- Cách biểu diễn.

Ví dụ: 17 được thể hiện như sau:

$$1*8^1 + 7*8^0.$$

$$8 + 7 = 15.$$

d. Hệ cơ số 16 (Hệ thập lục phân, hexa-decimal number system).

- Sử dụng 16 ký hiệu: 0,1,2,3,4,5,6,7,8,9,A,B,C,D,E,F.
- Cơ số b: 16.
- Cách biểu diễn.

Ví dụ: 1F được thể hiện như sau:

$$1*16^1 + F*16^0.$$

$$16 + 15 = 31.$$

Bảng quy đổi tương đương 16 chữ số đầu tiên của 4 hệ đếm

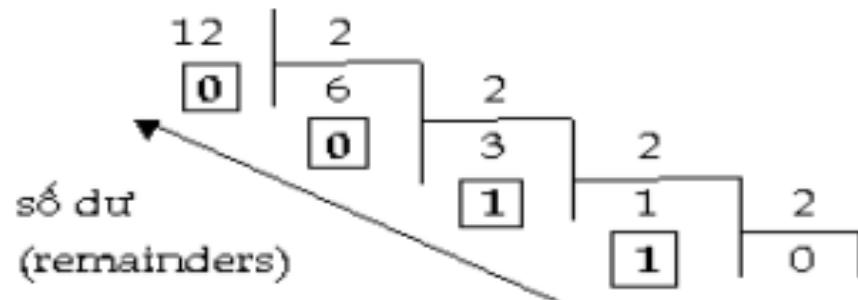
Hệ 10	Hệ 2	Hệ 8	Hệ 16
0	0000	00	0
1	0001	01	1
2	0010	02	2
3	0011	03	3
4	0100	04	4
5	0101	05	5
6	0110	06	6
7	0111	07	7
8	1000	10	8
9	1001	11	9
10	1010	12	A
11	1011	13	B
12	1100	14	C
13	1101	15	D
14	1110	16	E
15	1111	17	F

1.8 Đổi một số từ hệ thập phân sang hệ nhị phân.

Tổng quát: Lấy số nguyên thập phân N(10) lần lượt chia cho b cho đến khi thương số bằng 0. Kết quả số chuyển đổi N(b) là các dư số trong phép chia viết ra theo thứ tự ngược lại.

Ví dụ 12 được đổi sang nhị phân.

Dùng các phép chia 2 liên tiếp, ta có một loạt các số dư như sau:



Kết quả: $12_{(10)} = 1100_{(2)}$

1.9 Các phép tính cơ bản trong hệ nhị phân.

a Các phép toán:

Qui tắc của 2 phép tính cơ bản cộng và nhân:

PHÉP CỘNG		
x	y	$x+y$
0	0	0
1	0	1
0	1	1
1	1	10

PHÉP NHÂN		
x	y	x^*y
0	0	0
1	0	0
0	1	0
1	1	1

- Ví dụ: Cộng 2 số $0101 + 1100 = ?$

$$\begin{array}{r} 0101 \\ + 1100 \\ \hline \end{array}$$

(Tương đương với số 5 trong hệ 10).
(Tương đương với số 12 trong hệ 10).

- Ví dụ: Nhân 2 số $0111 \times 1001 = ?$

$$\begin{array}{r} 0111 \\ \times 1001 \\ \hline \end{array}$$

(Tương đương với số 7 trong hệ 10).
(Tương đương với số 9 trong hệ 10).

$$\begin{array}{r} 0111 \\ 0000 \\ 0000 \\ 0111 \\ \hline \end{array}$$

011111 (Tương đương với số 63 trong hệ 10).

b. Mệnh đề logic:

Là mệnh đề chỉ nhận một trong 2 giá trị : Đúng (TRUE) hoặc Sai (FALSE), tương đương với TRUE = 1 và FALSE = 0.

–Qui tắc:

- **TRUE = NOT FALSE**
- **FALSE = NOT TRUE**

–Phép toán logic áp dụng cho 2 giá trị TRUE và FALSE ứng với tổ hợp AND (và) và OR (hoặc) như sau:

X	Y	X AND Y	X OR Y
TRUE	TRUE	TRUE	TRUE
TRUE	FALSE	FALSE	TRUE
FALSE	TRUE	FALSE	TRUE
FALSE	FALSE	FALSE	FALSE

1.10 Bảng mã ASCII :

- Bảng mã ASCII (American Standard Code for Information Interchange) là bảng mã chuẩn do Mỹ xây dựng dùng để biểu diễn thông tin trong máy tính.
- Mỗi kí tự trong bảng mã ứng với một số hệ 10 và thứ tự từ 0 → 255.

Bảng mã gồm 2 phần:

- 0 -> 127 không thay đổi được trong đó từ 0 -> 31 mã hoá các kí tự điều khiển.
- 128 -> 255 Bảng mã mở rộng có thể thay đổi được.

1.11 Phần cứng và phần mềm.

Phần cứng (HardWare): Nghiên cứu chế tạo các thiết bị, linh kiện điện tử, công nghệ vật liệu mới... hỗ trợ cho máy tính và mạng máy tính đẩy mạnh khả năng xử lý toán học và truyền thông tin.

Phần mềm (SoftWare). Nghiên cứu phát triển các hệ điều hành, ngôn ngữ lập trình cho các bài toán khoa học kỹ thuật, mô phỏng, điều khiển tự động, tổ chức dữ liệu và quản lý hệ thống thông tin.

1.12 Hệ thống máy tính:

1.12.1. Thiết bị vào :(Bàn phím, Chuột, Máy quét...).

a. Bàn phím(Keyboard).

Là thiết bị vào cơ bản nhất, bao gồm:

1. Nhóm các phím cơ bản.
2. Nhóm các phím chức năng.
3. Nhóm các phím điều khiển.
4. Nhóm phím số.



b. Chuột (Mouse):

Là thiết bị vào cơ bản hiện nay.

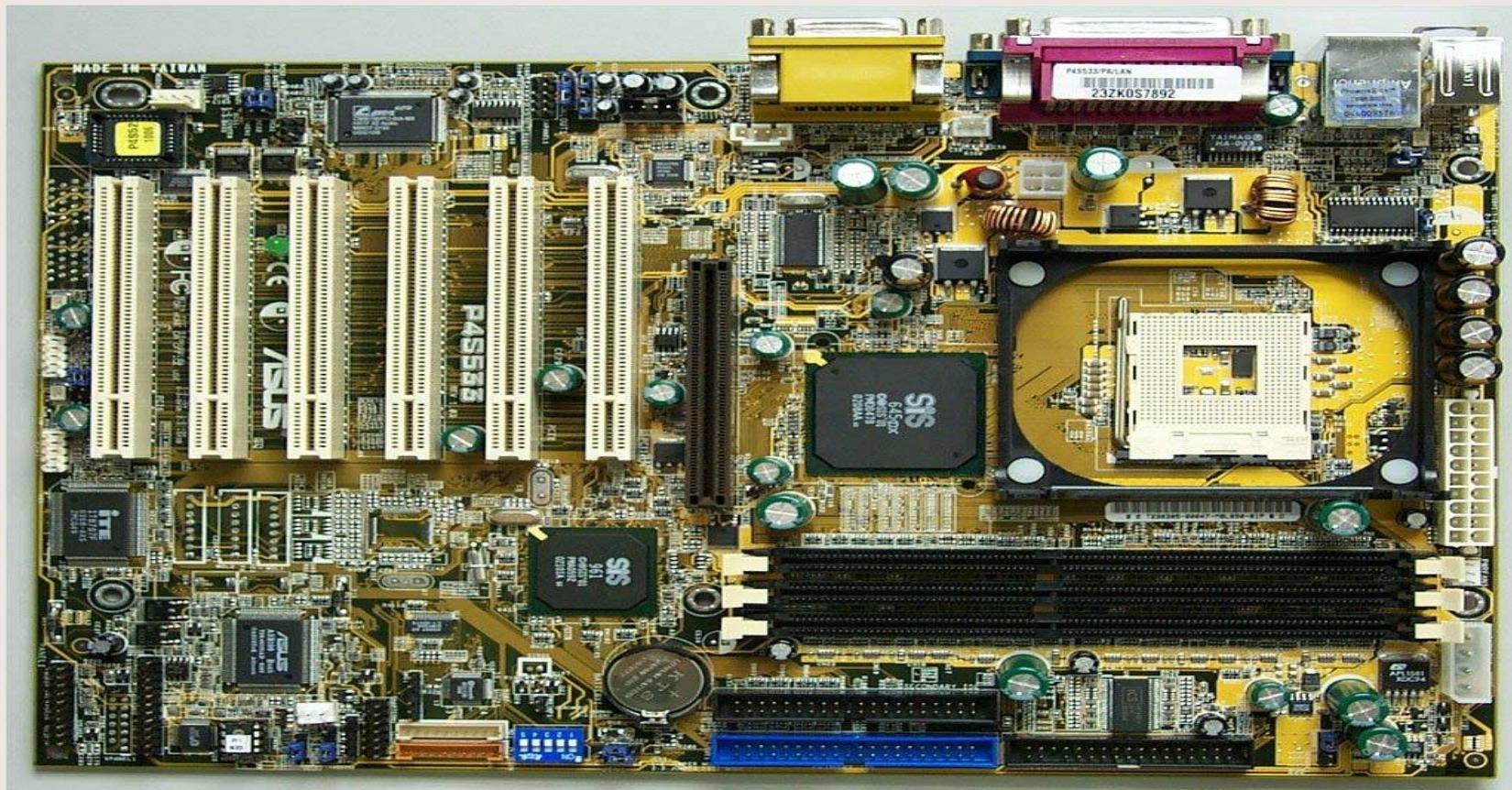
1. Phím chuột phải.
2. Phím chuột trái.
3. Phím cuộn.



1.12.2. Khối hệ thống chính (System unit).

Gồm các bảng vi mạch và 1 bảng mạch chính (Main board).

Bảng mạch chính chứa bộ vi xử lý và các khe cắm (Slot) để ghép thêm các vi mạch khác.



Căn cứ vào chức năng thì có thể chia các vi mạch máy tính thành các phần:

a. Bộ vi xử lý trung tâm CPU (Central Processing Unit).

Là bộ não của máy tính, có nhiệm vụ thực hiện các phép tính và điều khiển quá trình xử lý. CPU bao gồm ba bộ phận cơ bản:

- Khối tính toán (ALU Arithmetic Logic Unit).

Thực hiện các phép tính số học và logic và so sánh.

- Khối điều khiển (CU Control Unit).

Quyết định các cung cách và trật tự các thao tác cần phải làm đối với quá trình xử lý.

- Thanh ghi (Register).

Làm bộ nhớ trung gian.

b. Bộ nhớ RAM (Random Access memory) và ROM (Read Only Memory).